|  |  |  |  |
| --- | --- | --- | --- |
| File | Dòng sai | Sửa lại thành | Giải thích |
| MY\_IP.v | ***Dòng 692:*** if(axi\_awaddr[39:28] == 12'h00A) begin | if(S\_AXI\_WREADY && axi\_awv\_awr\_flag && (axi\_awaddr[39:28] == 12'h00A)) begin | Bổ sung thêm điều kiện ghi và kiểm tra địa chỉ GHI (axi\_awaddr) có khớp như định nghĩa trên SoC KV260 không. |
| ***Dòng 693:*** AXI\_addra\_r <= axi\_awaddr[`MODE\_ADDR\_WIDTH+`ADDR\_WIDTH-1:0]; | AXI\_addra\_r <= axi\_awaddr[ADDR\_LSB+`MODE\_ADDR\_WIDTH+`ADDR\_WIDTH-1:ADDR\_LSB]; | Cần cắt bỏ ADDR\_LSB = 2 bit địa chỉ GHI. Vì trên C đánh theo địa chỉ theo byte còn SoC đánh địa chỉ theo word AXI (4-byte). |
| ***Dòng 700:*** else if(axi\_araddr[39:28] == 12'h00A) begin | if (axi\_arv\_arr\_flag && (axi\_araddr[39:28] == 12'h00A)) begin | Bổ sung thêm điều kiện đọc và kiểm tra địa chỉ ĐỌC (axi\_araddr) có khớp như định nghĩa trên SoC KV260 không |
| ***Dòng 701:*** AXI\_addra\_r <= axi\_araddr[`MODE\_ADDR\_WIDTH+`ADDR\_WIDTH-1:0]; | AXI\_addra\_r <= axi\_araddr[ADDR\_LSB+`MODE\_ADDR\_WIDTH+`ADDR\_WIDTH-1:ADDR\_LSB]; | Cần cắt bỏ ADDR\_LSB = 2 bit địa chỉ ĐỌC. Vì trên C đánh theo địa chỉ theo byte còn SoC đánh địa chỉ theo word AXI (4-byte). |
| ***Dòng 704:*** AXI\_wea\_r <= axi\_arv\_arr\_flag; | AXI\_wea\_r <= ~axi\_arv\_arr\_flag; | Tín hiệu wea = 0 để kích hoạt channel ĐỌC. |

**Bảng sửa lỗi đề tài Median Filter (Môn SoC)**